PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2000-150757

(43) Date of publication of application: 30.05.2000

(51)Int.Cl.

H01L 23/50

(21)Application number: 10-317436

(71)Applicant: SHINKO ELECTRIC IND CO LTD

(22)Date of filing:

09.11.1998

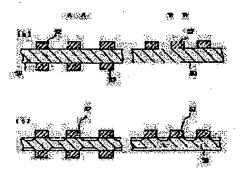
(72)Inventor: KASAHARA TETSUICHIRO

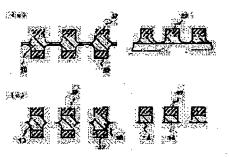
(54) LEAD FRAME AND MANUFACTURE THEREOF

(57)Abstract:

PROBLEM TO BE SOLVED: To provide a lead on chip (LOC) type lead frame that can form leads at fine pitches.

SOLUTION: In this method, there is provided a lead frame that has inner leads 10 extended in parallel to each other on the surface for forming a semiconductor element bonding pad and bending leads 14 for connecting the inner leads 10 and outer leads in a bending shape. A photosensitive resist film is formed on both sides of the lead frame material 30. For the sites where the inner leads 10 and the outer leads are formed. a resist pattern 32 is formed on both sides of the lead frame material according to the pattern of the inner leads 10 and the outer leads. For the sites where the bending leads 14 are formed, the resist pattern 32 is formed only on one surface of the lead frame material 30 and the other surface is exposed. The inner leads 10, the outer leads and the bending leads 14 in the predetermined pattern are formed by etching both surfaces of the lead frame material 30 using the resist pattern 32 as a mask.





LEGAL STATUS

[Date of request for examination]

06.11.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3420709

[Date of registration]

18.04.2003

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2000-150757 (P2000-150757A)

(43)公開日 平成12年5月30日(2000.5.30)

(51) Int.Cl.7

識別記号

FI 22/50

テーマコード(参考)

H01L 23/50

H01L 23/50

K 5F067

審査請求 未請求 請求項の数2 OL (全 5 頁)

(21)出願番号

特願平10-317436

(22)出願日

平成10年11月9日(1998.11.9)

(71)出願人 000190688

新光電気工業株式会社

長野県長野市大字栗田宇舎利田711番地

(72)発明者 笠原 哲一郎

長野県長野市大字栗田字舎利田711番地

新光電気工業株式会社内

(74)代理人 100077621

弁理士 綿貫 隆夫 (外1名)

Fターム(参考) 5F087 AA01 BB01 BB04 BE10 DA18

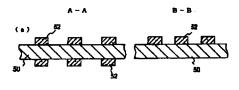
DF20

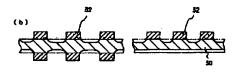
(54) 【発明の名称】 リードフレーム及びその製造方法

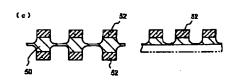
(57)【要約】

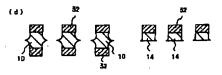
【課題】 リードを微細ピッチに形成できるLOCタイプのリードフレームを提供する。

【解決手段】 半導体素子のボンディングパッド形成面 上に相互に平行に延出するインナーリード10と、該イ ンナーリードとアウターリードとの間を屈曲形状で連結 する屈曲リード14とを有するリードフレームの製造方 法において、リードフレーム材30の両面に感光性のレ ジスト膜を形成し、前記インナーリード及びアウターリ ードを形成する部位については該インナーリード及びア ウターリードのパターンにしたがってリードフレーム材 30の両面にレジストパターン32を形成し、前記屈曲 リード14を形成する部位については、リードフレーム 材30の一方の面にのみ屈曲リードのパターンにしたが ってレジストパターン32を設けて他方の面を露出さ せ、前記レジストパターン32をマスクとしてリードフ レーム材を両面からエッチングすることにより、所定パ ターンのインナーリード、アウターリード、屈曲リード を形成する。









【特許請求の範囲】

【請求項1】 相互に平行に延在する複数のインナーリ ードと、核インナーリードとアウターリードとの間に屈 曲する複数の屈曲リードとを有するリードフレームにお いて、

前記屈曲リードの厚さが、前記インナーリード及びアウ ターリードの厚さよりも薄く形成されていることを特徴 とするリードフレーム。

【請求項2】 相互に平行に延在する複数のインナーリ ードと、該インナーリードとアウターリードとの間に屈 10 曲する複数の屈曲リードとを有するリードフレームの製 造方法において、

リードフレーム材の両面に感光性のレジストを用いて、 前記インナーリード及びアウターリードを形成する部位 については、該インナーリード及びアウターリードのバ ターンにしたがってリードフレーム材の両面にレジスト パターンを形成し、前記屈曲リードを形成する部位につ いては、リードフレーム材の一方の面にのみ屈曲リード のパターンにしたがってレジストパターンを形成し、 を両面からエッチングして、インナーリード、アウター リードを形成するとともに、インナーリード及びアウタ ーリードの厚さよりも薄く屈曲リードを形成することを 特徴とするリードフレームの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明はリードフレーム及び その製造方法に関し、より詳細にはLOC (Leadon chi p) タイプのリードフレーム及びその製造方法に関す る。

[0002]

【従来の技術】図3はLOCタイプのリードフレームの 一例を示す。LOCタイプのリードフレームは図のよう に、複数のインナーリード10を相互に平行になるよう に配列し、フレームの長手方向と平行に配列したアウタ ーリード12との間を屈曲リード14によって連結する 構造となっている。屈曲リード14がインナーリード1 0とアウターリード12との間で屈曲するように配置す るのは、インナーリード12が密に配置されるのに対し るためである。

[0003]

【発明が解決しようとする課題】ところが、このように 屈曲リード14によってインナーリード10とアウター リード12とを連結する構造のLOCタイプのリードフ レームでは、屈曲リード14が相互に接近してくるとい う問題がある。図4はクワッドタイプのリードフレーム でのインナーリードの配置を示すものである。クワッド タイプのリードフレームではインナーリードの先端側で リード間隔がもっとも狭くなり、外方に向かうにしたが 50 ある。なお、図1では半導体素子16をリードフレーム

ってリード間隔が広がるのに対して、LOCタイプのリ ードフレームでは図5に示すように、その配置上、屈曲 リード14部分でのリード間隔がインナーリード10で のリード間隔よりも狭くなる。

【0004】リードフレームのインナーリード10は半 導体素子の高密度化とともに、リード間隔がより狭くなっ る傾向にある。この場合、LOCタイプのリードフレー ムでは屈曲リード14のリード間隔がインナーリード1 0のリード間隔よりもさらに狭くなるから、リードフレ ームの微細ピッチ化の要請に対して、とくに屈曲リード 14部分でのパターニングが困難になるという問題が生 じてきた。エッチング方法あるいはプレス加工方法によ ってリードフレームを製造する場合、リードパターンを 微細に形成できる程度は一般にリードフレーム材の厚さ に依存するから、インナーリード10を成形できてもよ り微細なパターンとなる屈曲リード14が形成できない という問題が生じる。

【0005】本発明はこのようなLOCタイプのリード フレームにおいて、より高密度にリードを形成すること 前記レジストパターンをマスクとしてリードフレーム材 20 を可能にするリードフレーム及びその製造方法を提供す ることを目的とする。

[0006]

【課題を解決するための手段】上記の目的を達成するた め、本発明は次の構成を備える。すなわち、相互に平行 に延在する複数のインナーリードと、該インナーリード とアウターリードとの間に屈曲する複数の屈曲リードと を有するリードフレームにおいて、前記屈曲リードの厚 さが、前記インナーリード及びアウターリードの厚さよ りも薄く形成されていることを特徴とする。

30 【0007】また、相互に平行に延在する複数のインナ ーリードと、該インナーリードとアウターリードとの間。 に屈曲する複数の屈曲リードとを有するリードフレーム の製造方法において、リードフレーム材の両面に感光性 のレジストを用いて、前記インナーリード及びアウター リードを形成する部位については、該インナーリード及 びアウターリードのパターンにしたがってリードフレー ム材の両面にレジストパターンを形成し、前記屈曲リー ドを形成する部位については、リードフレーム材の一方 の面にのみ屈曲リードのパターンにしたがってレジスト て、アウターリード12のリード間隔を広げるようにす 40 パターンを形成し、前記レジストパターンをマスクとし てリードフレーム材を両面からエッチングして、インナ ーリード、アウターリードを形成するとともに、インナ ーリード及びアウターリードの厚さよりも薄く屈曲リー ドを形成することを特徴とする。

[0008]

【発明の実施の形態】以下、本発明の好適な実施形態に ついて詳細に説明する。図1は本発明に係るリードフレ ームの一実施形態の断面図を示す。同図で10がインナ ーリード、12がアウターリード、14が屈曲リードで

に搭載し、インナーリード10と半導体素子16とをワ イヤボンディングした状態を示している。インナーリー ド10のボンディング面とは反対側の下面には複数のイ ンナーリード10にわたってインナーリード10に半導 体素子16を搭載する接着テープ18が貼着される。2 0は半導体素子16のボンディングパッドとインナーリ ード10とを電気的に接続するボンディングワイヤであ る。22は樹脂封止範囲を示す。

【0009】本実施形態のリードフレームで特徴とする 構成は、屈曲リード14に対応するリード部分の下面に 10 凹部14aが形成され屈曲リード14の厚さがインナー リード10及びアウターリード12よりも薄厚に設けら れたことにある。インナーリード10及びアウターリー ド12の厚さはリードフレーム材と同じ厚さに形成する のに対して、屈曲リード14についてはリードフレーム 材の材厚よりも薄くして屈曲リード14を微細に形成し たものである。エッチング方法あるいはプレス加工方法 によってリードフレームを形成する場合、リード間隔は リードフレーム材の材厚によって規制されるから屈曲リ ード14を形成する部位の材厚を薄厚にすることによっ 20 て屈曲リード14をインナーリード10よりも微細ピッ チに形成することが可能となる。

【0010】一方、インナーリード10についてはリー ドフレーム材と同厚に形成することによって、リードフ レームの製造工程で接着テープ18を貼る操作も従来の 装置をそのまま使用することができ、半導体素子16を リードフレームに搭載してワイヤボンディングする工程 も従来とまったく同様に行うことができる。また、アウ ターリード12についてはリードフレーム材と同厚に形 ように、実施形態のリードフレームはリードフレームの 製造工程やワイヤボンディング等の従来のアセンブリエ 程を変えることなく製造することができ、微細なピッチ 間隔で屈曲リード14を形成することができることか ら、半導体素子の高密度化に対応したリードフレームと して提供することができる。

【0011】なお、図1に示す実施形態では、屈曲リー ド14の下面に凹部14aを形成して屈曲リード14を パターニングしたが、凹部14 a はリードフレーム材の 材厚を薄くしてより微細なパターニングを可能にするこ 40 とを目的とするから、屈曲リードフレーム14の上面に 凹部14aを形成してパターニングすることももちろん 可能である。また、屈曲リード14に設ける凹部14 a の深さも屈曲リード14のリード間隔に応じて適宜設定 される。屈曲リード14のリード間隔がより狭くなる場 合には凹部14aがより深くなる。

【0012】次に、エッチング方法により上述したリー ドフレームを製造する方法について説明する。図2はイ ンナーリード10を形成する部位(図5のA-A線断

断面) について各々リードが形成される様子を示す。図 2(a) はリードフレーム材30の表面にインナーリード 10、アウターリード12、屈曲リード14のリードパ ターンにしたがってレジストパターン32を設けた状態 である。レジストパターン32はリードフレーム材の両 面に感光性のレジスト膜を形成し、形成すべきリードの パターンにしたがって露光、現像することによって形成 する。

【0013】図2(a) に示すように、レジストパターン 32を形成する場合、インナーリード10とアウターリ ード12を形成する部位についてはリードフレーム材3 0の両面に各々リードのパターンにしたがってレジスト パターン32を設ける一方、屈曲リード14を形成する 部位についてはリードフレーム材30の一方の面にのみ 屈曲リード14のリードのパターンにしたがってレジス トパターン32を形成する。リードフレーム材30はレ ジストパターン32をマスクとして両面からエッチング 液を放射し、リードフレーム材30の両面からエッチン。 グを進めるようにする。

【0014】図2(b) はエッチング液によってリードフ レーム材30がややエッチングされた状態を示す。リー ドフレーム材30はレジストパターン32によって被覆 されず露出している部位が浸食されて徐々に薄厚になっ ていく。図2(b) のA-A部分を示す図では、リードフ レーム材30の両面にレジストパターン32を設けてい るから、レジストパターン32によって挟まれた中間部 分が両面から浸食されていく。これに対して、図2(b) のB-B部分を示す図では、リードフレーム材30の上 面についてはレジストパターン32によって挟まれた部 成することにより所要の強度を得ることができる。この 30 位が浸食される一方、リードフレーム材 3 0 の下面につ いてはリードフレーム材30がレジストパターン32に よって被覆されずに全面が露出しているから、リードフ レーム材30全体の厚さが薄くなるようにエッチングさ れていく。

> 【0015】図2(c) はさらにリードフレーム材30の エッチングが進んだ状態で、リードフレーム材30のイ ンナーリード10を形成する部分では、レジストパター ン32によって挟まれた部位がほぼ貫通する状態になっ ている。一方、屈曲リード14を形成する部位ではリー ドフレーム材30がさらに薄厚になり、レジストパター ン32によって挟まれた中間部分がほぼ貫通する状態に なっている。

> 【0016】図2(d) はさらにリードフレーム材30を エッチングし、エッチングを最終的に停止した状態であ る。A-A部分ではインナーリード10が独立したパタ ーンに形成され、B-B部分では屈曲リード14が独立 したパターンに形成されている。この後、レジストパタ ーン32をリードの表面から除去することによって、所 定のリードパターンを有するリードフレームが得られ

面) と屈曲リード14を形成する部位 (図5のB-B線 50 る。図2(d) からわかるように、インナーリード10及

びアウターリード12はリードフレーム材30の厚さと同じ厚さに形成されるのに対して、屈曲リード14は下面側からリードフレーム材30がエッチングされることによってリードフレーム材300厚さよりも薄くなる。

【0017】このように、屈曲リード14を形成する部位についてリードフレーム材30の下面の全面をエッチングすることにより、図1に示すように、屈曲リード14とインナーリード10及びアウターリード12との境界部分が段差状になり、屈曲リード14を形成した部位の厚さがインナーリード10、アウターリード12よりも薄くなって、凹部14aが形成される。この後、インナーリード10の下面に接着テープ18を貼着してLOCタイプのリードフレームとして提供する。

【0018】上記製造方法で説明したように、屈曲リード14を形成する部位について、リードフレーム材30の一方の面にレジストパターン32を形成し他方の面を露出させてエッチングする方法によれば、屈曲リード14を形成する部位については実質的にリードフレーム材30の材厚が薄くなったと同様に作用するから、屈曲リード14を容易に微細間隔で形成することができる。リードフレーム材30をエッチングする方向は上下を問わないから、屈曲リード14を形成する部位についてリードフレーム材30の下面にレジストパターン32を設け、リードフレーム材30の上面を露出させてエッチングしても同様である。

【0019】このようにリードフレーム材30の片面を 露出させてエッチングする方法は屈曲リード14でピッ チ間隔がきわめて狭くなる部位に適用すればよく、屈曲 リード14のうち比較的ピッチ間隔が広い部位について はリードフレーム材30の両面にレジストパターン32 30 を設けてもよい。

【0020】また、上記実施形態ではリードフレーム材 30をエッチングして所要のインナーリード10、アウ ターリード12、屈曲リード14を形成したが、プレス 加工によってリードフレームを形成する場合に、屈曲リ ード14を形成する部位について、あらかじめエッチング方法やプレスによる押圧によってリードフレーム材30を薄厚に形成しておいて、プレス抜き加工することも可能である。

[0021]

【発明の効果】本発明に係るリードフレームは、上述したように、インナーリードとアウターリードとを連結する屈曲リードが微細ピッチで形成され、半導体素子の高集積化に好適に対応できるリードフレームとして提供す10 ることができる。また、本発明に係るリードフレームの製造方法によれば、インナーリードとアウターリードとを連結する屈曲リードをきわめて微細ピッチに形成することができ、高集積化された半導体装置を搭載するリードフレームとして好適に提供することが可能になる。

【図面の簡単な説明】

【図1】本発明に係るリードフレームの一実施形態を示 す断面図である。

【図2】本発明に係るリードフレームの製造方法を示す 説明図である。

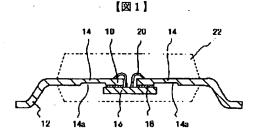
20 【図3】LOCタイプのリードフレームの平面図である。

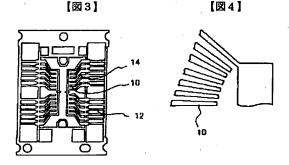
【図4】 クワッドタイプのリードフレームのリードパタ ーンを示す説明図である。

【図5】LOCタイプのリードフレームのリードパターンを示す説明図である。

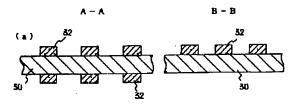
【符号の説明】

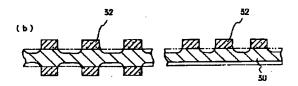
- 10 インナーリード
- 12 アウターリード
- 14 屈曲リード
- 0 16 半導体素子
 - 18 接着テープ
 - 20 ボンディングワイヤ
 - 30 リードフレーム材
 - 32 レジストパターン

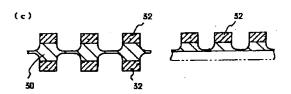


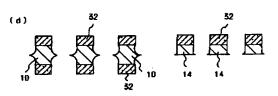


【図2】









【図5】

